

Helsinki 8.5.2000

PCT/FI 00 / 00279

#3

RECD 16 JUN 2000

ETUOIKEUSTODISTUS
PRIORITY DOCUMENT



Hakija
Applicant

Nokia Telecommunications Oy
Helsinki

Patenttihakemus nro
Patent application no

990738

Tekemispäivä
Filing date

01.04.1999

Kansainvälinen luokka
International class

H04L

Keksinnön nimitys
Title of invention

"Menetelmä ja järjestely digitaalisen tiedonsiirron etenemis-
varmennuksen rinnakkaisten kellosignaalien vaihtamiseksi"

Hakijan nimi on hakemusdiaariin 12.12.1999 tehdyn nimenmuutoksen
jälkeen **Nokia Networks Oy**.

The application has according to an entry made in the register
of patent applications on 12.12.1999 with the name changed into
Nokia Networks Oy.

Täten todistetaan, että oheiset asiakirjat ovat tarkkoja jäljennöksiä
patentti- ja rekisterihallitukselle alkuaan annetuista selityksestä,
patenttivaatimuksista, tiivistelmästä ja piirustuksista.

This is to certify that the annexed documents are true copies of the
description, claims, abstract and drawings originally filed with the
Finnish Patent Office.


Pirjo Kalla
Tutkimussihteeri

BEST AVAILABLE COPY

Maksu 300,- mk
Fee 300,- FIM

Osoite: Arkadiankatu 6 A Puhelin: 09 6939 500 Telefax: 09 6939 5328
P.O.Box 1160 Telephone: + 358 9 6939 500 Telefax: + 358 9 6939 5328
FIN-00101 Helsinki, FINLAND

A /

Menetelmä ja järjestely digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vaihtamiseksi - Förfarande och anordning för att växla parallella klocksignaler av en digital datatransmissions utbredningskont-rasignation

5

Keksinnön kohteena on menetelmä ja järjestely digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vaihtamiseksi erityisesti radiolinkkien etenemisvarmennuksen toteuttamista varten. Keksintö soveltuu myös muihin siirto-yhteyksiin, esimerkiksi optista siirtotietä käyttäviin yhteyksiin.

- 10 Tunnetaan digitaalisen radiolinkin tiedonsiirron laatuvaatimukset, joita asettaa mm. kansainvälinen tietoliikenneliitto (ITU, International Telecommunication Union). Laatuvaatimukset koskevat siirron varmuutta ja häiriöttömyyttä. Erityisesti on kyse käytettävyydestä, virhesuhteesta ja vaihekohinasta. Näiden kriteerien täyttämiseen vaikuttavat laitteiden vikaantumiset, säätö ja signaalin kulkutien muuttuminen.
- 15 Vaatimusten täyttämiseksi tarvitaan radiolinkin laite- ja etenemisvarmennus, joilla tarkoitetaan vaihtoehtoisten laitteiden ja etenemisteiden käyttöä. Laitevarmennuksella saadaan varmempi käytettävyys ja etenemisvarmennuksella saadaan sekä pienempi virhesuhde että pienempi vaihekohina.

- 20 Kuviossa 1 esitetään lohkokaaaviona etenemisvarmennuksen yksi käyttökohde. Yleinen kytkentäinen puhelinverkko (PSTN, Public Switched Telephone Network) 11 on kytketty johdoin matkaviestinliikenteen kytkentäkeskukseen (MSC, Mobile Switching Centre) 12. Koska kytkentäkeskuksen 12 ja tukiasemien ohjaimen (BSC, Base Station Controller) 13 välinen radiolinkki on varmuudeltaan erittäin tärkeä, se yleensä varmennetaan. Ohjain 13 kytketään edelleen radioyhteyksillä, jotka ovat myös varmennettavissa, tukiasemiin (BTS, Base Telecommunication Station) 14, 16, 18 ja näiden antenneihin 15, 17, 19.
- 25

- 30 Radiolinkkien etenemisvarmennus toteutetaan yhdellä tai useammalla rinnakkaisella radioyhteydellä. Tällöin pääasiallisen radioyhteyden rinnalle rakennetaan yksi tai useampi toinen saman informaation kuljettava varmentava siirtotie. Siirtotiet ovat mieluiten erilaiset, jotta mahdolliset maastosta ja/tai sään vaihteluista aiheutuvat häiriöt eivät kytkeytyisi molempiin samanaikaisesti. Siirtoteistä valitaan radiolinkin vastaanottavalla asemalla signaaliltaan parempi olosuhteiden mukaan. Valintakriteerinä käytetään yleensä signaalin voimakkuutta, mutta myös vastaanotetun tiedon

pariteetin oikeellisuutta. Siirtotien vaihto suoritetaan erityisellä vaihtolaitteella mahdollisimman virheettömästi tasaamalla signaalien etenemisestä eri siirtoteillä aiheutuva sekä staattinen että dynaaminen vaihe-ero. Kellosignaalia käsittelevä lohko on vaihtolaitteen kriittisin osa.

- 5 Ongelmana tunnetuissa analogisissa järjestelyissä kellosignaalin vaihtamiseksi ovat niiden edellyttämät erilliskomponentit, joiden käyttöä varten edellytetään tilaa piirilevyllä ja jotka kuluttavat merkittävästi virtaa.

Edelleen ongelmana tunnetuissa analogisissa järjestelyissä on työläs viritys tuotannon lopuksi.

- 10 Keksinnön tarkoituksena on esittää parempi varmennetun tiedonsiirtolinkin rinnakkaisten siirtoyhteyksien kellosignaalien vaihtojärjestely ja -laite. Keksinnön mukaisella tavalla vastaanotettava siirtotie vaihdetaan ennen vaihelukituksen menetystä ja linkin tiedonvälitys säilyy virheettömänä, mikäli edes yksi siirtoteistä välittää kellosignaalin riittävän virheettömänä, vaikka toisella aiheutuu virheitä.

- 15 Tämä toteutetaan lähettämällä siirtoteille yhteisen sisäyksikön (IU, Indoor Unit) jälkeisillä rinnakkaisilla ulkoyksiköillä (OU, Outdoor Unit) kellosignaali, vastaanottamalla se vastaavilla toisilla ulkoyksiköillä, joissa lukitutaan vaihelukituilla silmu-koilla signaaliin ja annetaan toiselle sisäyksikölle tietoa vaiheen lukituksen tilasta, sekä valitsemalla vastaanottavassa sisäyksikössä ulkoyksiköstä annetun tilatiedon perusteella virheettömämpi siirtotie, mikäli käytettävällä yhteydellä aiheutuu virheitä. Tässä virheeksi katsotaan myös kellosignaalin häipymä, joka aiheuttaa irtoamista vaihelukituksesta.

- 20 Keksintö koskee menetelmää digitaalisen tiedonsiirron etenemisvarmennusta varten siirrettävien rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamiseksi. Keksinnön mukaisesti pyydetään kellosignaalien vaihtoa vaihtolaitteesta ohjaussignaalilla, joka perustuu vaihelukitun silmukan antamaan lukituksen epävarmuutta osoittavaan signaaliin, odotetaan samanaikaista signaaliukuviota "11" eli samaa tilaa, jotta signaalit olisivat samassa aktiivisissa vaiheen osassa, sekä signaalien vaihe-eron polariteetin kääntymistä, jotta signaalit olisivat juuri olleet vaiheeltaan samat tai 180° vaihesiirrosta, ja viiveen DL jälkeen vaihdetaan kellosignaaleja, jolloin vaihto tapahtuu vaihdettavien kellosignaalien mahdollisimman samenvaiheisen hetken aikana.

Keksintö koskee sisäyksikköä, joka on digitaalista tiedonsiirtoa ja digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamista varten. Keksinnön mukaisesti sisäyksikköön kuuluu vaihtolaite etenemisvarmennetun kellosignaalin vastaanottamiseksi ja vaihtamiseksi lukituksen menetyksen perusteella.

Keksintö koskee ulkoyksikköä, joka on digitaalista tiedonsiirtoa ja digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vaihtamisen auttamista varten. Keksinnön mukaisesti ulkoyksikköön kuuluu siirrettävän kellosignaalin lähettävä lähetin sekä vastaavasti kellosignaalin vastaanottava vastaanotin ja vastaanotettuun kellosignaaliin tahdistuva vaihelukko sekä edelleen tahdistuksen tilan osoittavan signaalin anto sisäyksikölle.

Keksintö koskee järjestelyä digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamiseksi, johon järjestelyyn kuuluu ensimmäinen sisäyksikkö lähetettävien kellosignaalien jakamista varten, antennit rinnakkaisten kellosignaalien lähettämistä ja vastaanottamista varten ja toinen sisäyksikkö vastaanotettavien kellosignaalien valitsemista varten. Keksinnön mukaisesti siihen lisäksi kuuluu

- ensimmäinen vaihtolaite ensimmäisessä sisäyksikössä ja toinen vaihtolaite toisessa sisäyksikössä etenemisvarmennetun kellosignaalin vastaanottoa varten, ja
- siirtoteillä ensimmäinen ja toinen ulkoyksikkö siirrettävän kellosignaalin lähettävällä lähettimellä sekä vastaavasti kellosignaalin vastaanottavalla vastaanottimella ja vastaanotettuun kellosignaaliin tahdistuva vaihelukko.

Keksinnön mukaisesti siirtotien vaihto suoritetaan aina kun kellosignaalin vastaanotto huononee niin paljon, ettei kellosignaaliin vaihelukittu silmukka pysy vaiheessa.

Vaihtolaite on toteutettavissa täysin sovelluskohtaisella integroidulla piirillä (ASIC, Application Specific Integrated Circuit).

Keksinnön etuna on pienemmän komponenttien lukumäärän ansiosta pienempi vika-
taajuus (MTBF, Mean Time Between Failure).

Keksinnön edullisia suoritusmuotoja on esitetty epäitsenäisissä patenttivaatimuksissa.

Seuraavassa keksintöä selostetaan yksityiskohtaisesti viittaamalla oheiseen piirustukseen, jossa

- kuvio 1 esittää lohkokaaaviota eräästä keksinnön mukaisesta käyttöympäristöstä,
- kuvio 2 esittää vuokaaviota eräästä keksinnön mukaisesta menetelmästä,
- 5 kuvio 3 esittää lohkokaaaviota eräästä keksinnön mukaisesta linkkijärjestelystä,
- kuvio 4 esittää lohkokaaaviota eräästä tunnetusta signaalin vaihtolaitteesta,
- kuvio 5 esittää lohkokaaaviota eräästä vaihtolaitteesta, jossa käytetään keksinnön mukaista kellosignaalin kanavointilaitetta,
- 10 kuvio 6 esittää lohkokaaaviota eräästä keksinnön mukaisesta kellosignaalin kanavointilaitteesta,
- kuvio 7 esittää lohkokaaaviota eräästä toisesta keksinnön mukaisesta kellosignaalin kanavointilaitteesta, ja
- kuvio 8 esittää lohkokaaaviota eräästä kolmannesta keksinnön mukaisesta kellosignaalin kanavointilaitteesta.

15 Kuviota 1 on käsitelty edellä tunnetun tekniikan osiossa.

Kuviossa 2 esitetään vuokaaviossa erään keksinnön mukaisen menetelmän toimintavaiheita. Siirrettävä tietovirta jaetaan kahteen lähetykseen ja valitaan ensisijainen siirtotie eli oletustie 21. Siirretään kellosignaali 22 molemmilla siirtoteillä esimerkiksi radioyhteydellä. Vastaanotettaessa kellosignaaleja tutkitaan 23 molemmilla signaaliteillä kellosignaaliin vaihelukitun silmukan toimintavarmuutta. Jos 24 vaihelukitun silmukan toimintavarmuus on riittävä, käytetään 26 valitun siirtotien kellosignaaliin lukittua vaihelukkoa. Jos 24 vaihelukitun silmukan toimintavarmuus ei ole riittävä, vaihdetaan 25 valittu kellosignaalin siirtotie siirtymällä käyttämään toisen siirtotien kellosignaaliin lukittua vaihelukkoa. Kellosignaali kuitenkin lähetetään molemmilla siirtoteillä.

20

25

Kuviossa 3 esitetään lohkokaaavio erään keksinnön mukaisen linkkijärjestelyn oleellisista osista. Sisäyksikkö (IU, Indoor Unit) 31 käsittää vaihtolaitteen (CD, Chan-

geover Device) 32 etenemisvarmennetun tiedon vastaanottoa varten. Ensimmäinen siirtotie käsittää ulkoyksikön (OU, Outdoor Unit) OU1 33, antennit 34, 35 ja ulkoyksikön OU1 36. Siirtoteille yhteisenä oikealla nähdään sisäyksikkö IU 37 ja sen käsittämä vaihtolaite CD 38. Toinen siirtotie käsittää vastaavat laitteet 39, 40, 41, 42. Vasemmalta oikealle tapahtuvan siirron siirtotien valinta suoritetaan vaihtolaitteella 38 ja oikealta vasemmalle tapahtuvan siirron siirtotien valinta suoritetaan vaihtolaitteella 32. Ulkoyksiköt 33, 36, 39, 42 käsittävät välineet 33A, 36A, 39A, 42A kellosignaalin vastaanoton tahdistuksen tilan osoittavan signaalin muodostamista ja antamista varten.

- 10 Kuviossa 4 esitetään eräs tunnetun tekniikan mukainen vaihtolaite, jossa vaihdetaan kahden kellosignaalin CLK ja datasignaalin DATA paria. Katkoviivoilla 41 rajoitetut osat on toteutettu sovelluskohtaisella digitaalisella integroidulla piirillä (ASIC, Application Specific Integrated Circuit) ja niihin kuuluvat seuraavat osat: ensimmäisen signaaliparin CLK1, DATA1 vastaanottava joustava puskuri ELASTIC
- 15 BUFFER 1, toisen signaaliparin CLK2, DATA2 vastaanottava joustava puskuri ELASTIC BUFFER 2, vertauskellosignaalin kanavointilaite REF MUX 44 sekä korrelaattori ja kanavointilaite CORR & MUX 47. Integroidun piirin ulkopuolella tarvitaan ainakin analoginen alipäästösuodatin (LPF, Low Pass Filter) 45 ja jänniteohjattu värähtelijä (VCO, Voltage Controlled Oscillator) 46. Aktiivin puskurin 42 tai 43
- 20 kirjoitus- ja lukuosoitteiden eroavaisuus johdetaan kanavointilaitteella REF MUX 44 suodattimelle 45 jänniteohjatun värähtelijän 46 ohjaamista varten.

Puskureihinkirjoitus ajoitetaan tulevilla kellosignaaleilla CLK1, CLK2 ja luku ajoitetaan jänniteohjatun värähtelijän 46 antosignaali CLK, joka on lukittu aktiivin johdon kellosignaaliin CLK1 tai CLK2 puskurilta saatavalla tiedon kirjoituksen ja

25 luvun aikaeron signaalilla. Vastaanotettava johto päätetään korrelaattorissa 47 ja muodostetaan ohjaussignaalit CONTROL1, 2 puskurien lukemista ja ohjaussignaali CONTROL3 kanavointilaitteen ohjausta varten.

Kuviossa 5 esitetään erään keksinnön mukaisen signaalin vaihtolaitteen lohkokaavio sovelluskohtaisessa integroidussa piirissä. Vastaanotettavien signaaliparien kello-

30 signaalit CLK1, CLK2 johdetaan kellosignaalin kanavointilaitteelle CLK MUX 51, jolla valitaan vastaanotettava kellosignaali CLK. Sekä kellosignaalit CLK1, CLK2 että datasignaalit DATA1, 2 johdetaan myös tietokehyksen purkulohkoihin 52, 53, joissa signaaleista muodostetaan esimerkiksi synkronointi SYNC-, bittivirhe BE (Bit Error)-, kehyksen kohdistuksen varoitus (FAA, Frame Alignment Alarm)- ja pseudo-

35 kehyksen PF (Pseudo Frame) -signaalit sekä kehyksistä puretut datasignaalit

DATADF1, DATADF2. Ulkoyksikkö OU aktivoi PF-signaalin menettäessään vastaanotettavan kellosignaalin CLK1, CLK2 lukituksen. Tällöin siirrettävä datasi-
 naali korvataan ennalta määritellyllä kehysrakenteella. PF-signaalilla osoitetaan en-
 nen FAA-signaalia kellosignaalin CLK1, CLK2 vastaanoton virhetilanteen sisäyksi-
 5 kössä, FAA-signaali aktivoidaan vasta usean vastaanotetun kehyksen kohdistusvir-
 heen perusteella. Pseudokehysrakenteen ansiosta ulkoyksikön OU ja sisäyksikön IU
 välinen tietoliikenne kyetään pitämään toimivana, vaikka ulkoyksikkö ei saa kun-
 nollista kellosignaalia. Signaalit johdetaan joustavien puskureiden ja ohjauksen loh-
 koihin EB & CTRL (EB, Elastic Buffer) 54, 55, joihin myös johdetaan valittu vas-
 10 taanotettava kellosignaali CLK tiedon ajoittamista varten. Lohkoista 54, 55 johde-
 taan datasiinaalit D1, D2 datasiinaalien kanavointilaitteella DATA MUX 56 sig-
 naalina D purkulohkoon 57. Kanavointilaitetta 56 ohjataan purkulohkolla 57 sig-
 naalilla SYNC.

Kuviossa 6 esitetään keksinnön erään toteutusmuodon mukainen kellosignaalin ka-
 15 navointilaitte, jolla odotetaan sopivaa kellosignaalien vaihetta signaalien vaihtamista
 varten ja vaihdetaan signaalit. Signaalien kuvion "11" havaitseva lohko 61 antaa
 aktiivin signaalin, kun molemmat kellosignaalit CLK1, CLK2 ovat arvoltaan yksi.
 D-kiikkupiirit 62, 63, 64 muodostavat vaiheen siirtymään reagoivan kytkennän, jon-
 ka annot johdetaan signaalien kuviot "01" ja "10" havaitsevaan lohkoon 65. Lohkon
 20 65 anto nostetaan tämän kytkennän ansiosta arvoon yksi toisen kellosignaalin CLK2
 yhden kellojakson ajan kuluttua hetkestä, jolloin kellosignaalien CLK1, CLK2 väli-
 sen vaihe-eron polariteetti on vaihtunut. Täten vaihe-ero on lohkon 65annon nou-
 suhetkellä lähes olematon tai 180° . Jos signaalit ovat samassa vaiheessa, voidaan ne
 vaihtaa keskenään lähes vaihesiirrotta pienen viiveen DL 66 jälkeen. Kellosignaali-
 25 en vaihtoa kanavointilaitteella 68 ohjataan vaihdon kriteerit tarkastavalla loholla
 67, joka saa ottosignaaleinaan vaihtoa pyytävän ohjaussignaalin, kellosignaalien
 kuvion "11" osoittavan signaalin ja kellosignaalien vaiheen kääntymisen osoittavan
 viiveellä DL viivästetyn signaalin. Näiden kriteerien perusteella tiedetään, että sig-
 30 naalit ovat samassa vaiheessa eivätkä 180° asteen vaihesiirroissa. Viiveen DL tarkoi-
 tus on varmistaa, että kellosignaalien vaihto suoritetaan kellosignaalien ollessa
 vaihtohetkellä järjestelmän kannalta staattisessa tilassa eli tilassa yksi. Tämä estää
 häiriöjännitepiikin syntymisen.

Kuviossa 7 esitetään eräs toinen keksinnön mukainen kellosignaalin vaihtolaitte, jo-
 hon kuuluu kuvion 6 esittämän ratkaisun lisäksi vaihdon ajoittava toisen kellosig-
 35 naalin CLK2 taajuuden nelinkertaistava analoginen vaihelukittu silmukka 71
 (APLL, Analog Phase-Locked Loop). Silmukan 71 anto johdetaan vaihdon kriteerit

tarkastavalle lohkolle 67. Kuviossa 6 esitettyä viivettä DL ei tässä tarvita APLL:n käytön ansiosta, sillä vaihtotila on viivästettävissä käyttämällä taajuudeltaan nelinkertaistetun signaalin myöhempää vaihetta.

- 5 Kellosignaalien kuvion "11" osoittava lohko 61 on toteutettavissa esimerkiksi AND-portilla. Kuvion "01" tai "10" osoittava lohko 65 on toteutettavissa esimerkiksi XOR-portilla. Kuvion "10" osoittava lohko 86 on toteutettavissa esimerkiksi invertterillä ja AND-portilla.

- 10 Kuviossa 8 esitetään eräs kolmas keksinnön mukainen kellosignaalin vaihtolaite, jossa signaalien välinen vaihe-ero todetaan enintään viiveen DL suuruisen aikaeron vallitessa. Kellosignaalin CLK1 ollessa vähän kellosignaalia CLK2 edellä välittyvät D-kiikkujen 81, 82 antotiloiksi yksi, mutta vaihe-eron kuitenkin alittaessa viiveen 83 DL ajan välittyvät D-kiikkujen 84, 85 antotiloiksi nolla. Tällöin signaalien katsotaan olevan riittävän tarkasti samassa vaiheessa ja vaiheilmaisin 86 saa ottinaan D-kiikkujen 82, 85 antosignaaleja tiloissa yksi ja nolla sekä antaa antonaan signaalin
- 15 yksi. Analoginen vaihelukittu silmukka 71, vaihdon kriteerit tarkastava lohko 67 ja kanavointilaite 68 toimivat muuten samoin kuin kuvioden 6 ja 7 tapauksissa, mutta lohko 67 huomioi vain silmukan 71, vaiheilmaisin 86 ja ohjaussignaaleja.

Toisiaan edellä esitetyissä kuvioissa 6, 7 ja 8 vastaavat osat on merkitty samoilla viitenumeroilla asian selventämiseksi.

- 20 Tarkastellaan esimerkkinä erästä keksinnön mukaista etenemisvarmennettua radiolinkkiä, jossa virheidenkorjausmenetelmänä käytetään RS (63, 59) -algoritmiä.

- Molemmilla siirtoteilla ulkoyksiköissä OU1, OU2 lasketaan tarkasteluvälin pituisen tietovirran tarkistussumma (check sum) kertomalla tarkasteltava tieto RS (63, 59) -primitiivipolynomilla. Tarkistussumma lisätään tarkasteltavan tiedon perään. Tarkasteluväli on tässä 354 bittiä eli 59 tavua pitkä, kun tavu on 6-bittinen. Tarkasteluvälin sisältämän hyötytiedon ja tarkistussumman muodostaman tietokehyksen pituus on
- 25 378 bittiä eli 63 tavua, josta tarkistussumman osuus on 4 tavua.

-
- 30 Muodostetut tietokehykset siirretään tässä kahta eri radiotietä, jotka ovat mahdollisimman eri tavoin alttiita häiriöille. Täten mahdolliset häiriöt aiheuttavat virheitä yleensä vain yhdelle siirtotielle kerrallaan.

Vastaanotetut tietokehykset käsitellään vastaanottavissa ulkoyksiköissä OU1, OU2 jakamalla siirretty tietokehys generaattoripolynomilla, jolloin saadaan jakojäännös. Virheitä paikantava algoritmi käyttää jakojäännöstä virheiden havaitsemiseen. Virheiden havaitsemisen lisäksi virheitä kyetään korjaamaan tässä tapauksessa korkeintaan kaksi virheellistä tavua. Korjattavien tavujen suurin määrä on nostettavissa 5 limityksellä (interleave) kahdeksaan tavuun asti. Tavut korjataan ja lasketaan virheluku, joka osoittaa, kuinka monta virhettä vastaanotetussa tiedossa oli. Ulkoyksiköissä OU1, OU2 muodostetaan tietokehys, joka sisältää korjatun hyötytiedon sekä virheluvun.

10 Sisäyksikkö IU vastaanottaa molemmilta ulkoyksiköiltä OU1, OU2 tietokehyksen ja vaihtolaite CD valitsee virheluvun perusteella paremman siirtotien hyötytiedon johdettavaksi edelleen antojohdolle.

15 Keksintöä voidaan käyttää esimerkiksi plesiochronisen digitaalisen hierarkian (PDH, Plesiochronous Digital Hierarchy) mukaisten radioverkkojen linkkien varmentamiseen. Tällöin esimerkiksi GSM-verkon radiolinkkien taajuudet vaihtelevat välillä 7 - 38 GHz, ja jopa 58 GHz on mahdollinen. Tällaisessa sovelluksessa hyötysignaali on plesiochronisen digitaalisen hierarkian (PDH, Plesiochronous Digital Hierarchy) datasignaali, jonka nopeus on yleensä 2 Mbit/s tai sen parillinen monikerta, mutta voi olla myös ainakin 34 Mbit/s. Linkin pituus on sadasta metristä jopa useisiin kymmeniin kilometreihin asti. 20

Signaalin aktiivilla tilalla tarkoitetaan tässä, että signaalin kriteerit täyttyvät. Siis signaalin tila on tosi tai edullisesti yksi. Signaalien tilat voidaan myös kääntää, jolloin tilan "11" sijasta tarkkaillaan tilaa "00". Samalla tilalla tarkoitetaan kuitenkin tiloja "11" tai "00" ja eri tiloilla tiloja "01" tai "10".

25 Sisä- ja ulkoyksiköllä tarkoitetaan yksikön kuvaannollista asemaa järjestelmässä, eikä rajoiteta yksikön sijoittamista rakennuksen sisä- tai ulkotiloihin.

Siirtoteitä voi olla kaksi tai useampia.

30 Keksintöä ei rajata pelkästään edellä esitettyjä sovellutusesimerkkejä koskevaksi, vaan monet muunnokset ovat mahdollisia pysyttäessä patenttivaatimusten määrittelemän keksinnöllisen ajatuksen piirissä.

Patenttivaatimukset

1. Menetelmä digitaalisen tiedonsiirron etenemisvarmennusta varten siirrettävien (22) rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamiseksi, tunnettu siitä, että

- 5 - pyydetään (25) kellosignaalien vaihtoa vaihtolaitteesta ohjaussignaalilla, joka perustuu vaihelukitun silmukan antamaan (23) kellosignaalin vastaanoton lukituksen epävarmuutta osoittavaan signaaliin,
- odotetaan (25), että kellosignaalit olivat tietyssä samassa tilassa,
- 10 - odotetaan (25) signaalien vaihe-eron polariteetin kääntymistä, jotta signaalit olisivat juuri olleet vaiheeltaan samat tai 180° vaihesiirrossa, ja
- viiveen DL jälkeen vaihdetaan (25) kellosignaaleja, jolloin vaihto tapahtuu vaihdettavien kellosignaalien mahdollisimman samanvaiheisen hetken aikana.

2. Patenttivaatimuksen 1 mukainen menetelmä, tunnettu siitä, että

- 15 - pyydetään (25) kellosignaalien vaihtoa ohjaussignaalilla (CONTROL) vaihtolaitteesta ohjaussignaalilla, joka perustuu vaihelukitun silmukan antamaan (23) lukituksen epävarmuutta osoittavaan signaaliin,
- annetaan (25) kellosignaalien saman tilan havaitsevalla lohkolle havaintosignaali, kun molemmat kellosignaalit (CLK1, CLK2) ovat samassa tilassa,
- 20 - muodostetaan (25) vaiheen siirtymään reagoivalla kytkennällä kellosignaalien eri tilan havaitsevalle lohkolle vaihe-eron polariteetin vaihtumisen osoittava signaali,
- lähetetään (25) viivästetysti vaihe-eron polariteetin vaihtumisen osoittava signaali vaihdon kriteerien toteutumisen tarkastavalle lohkolle, kun havaitaan, että kellosignaalit ovat eri tiloissa,
-
- 25 - ohjataan (25) kanavointilaite vaihtamaan kellosignaalit ainakin ohjaussignaalin (CONTROL), kellosignaalien saman tilan havaintosignaalin ja viivästettävän vaihe-eron polariteetin vaihtumisen osoittavan signaalin ollessa aktiivisia ohjaussignaalin (CONTROL) osoittamaan tilaan.

3. Sisäyksikkö (31, 37) digitaalista tiedonsiirtoa ja digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamista varten, **tunnettu** siitä, että sisäyksikköön kuuluu vaihtolaite (38) etenemisvarmennetun kellosignaalin vastaanottamiseksi ja vaihtamiseksi kellosignaalin vastaanoton lukituksen menetyksen perusteella.

4. Patenttivaatimuksen 3 mukainen sisäyksikkö, **tunnettu** siitä, että vaihtolaite (38) on toteutettu sovelluskohtaiseen integroituun piiriin ja siihen kuuluu

- kellosignaalien kanavointilaite (51) vastaanotettavien signaaliparien kellosignaalien (CLK1, CLK2) valintaa varten vastaanotettavaksi kellosignaaliksi (CLK) odottamalla sopivaa kellosignaalien vaihetta signaalien vaihtamista varten ja suorittamalla vaihto,

- ainakin kaksi tietokehyksen purkulohkoa (52, 53), joissa kellosignaaleista (CLK1, CLK2) ja datasiignaaleista (DATA1, DATA2) muodostetaan ohjaussignaalit ja kehyksistä puretut datasiignaalit (DATADF1, DATADF2),

15 - ainakin kaksi joustavan puskurin ja ohjauksen lohkoa (54, 55), joissa ohjaussignaaleilla ja puretuilla datasiignaaleilla (DATADF1, DATADF2) muodostetaan vastaanotettavalla kellosignaalilla (CLK) ajastetut datasiignaalit (D1, D2),

- datasiignaalien kanavointilaite (56) vastaanotettavan datasiignaalin (D) valitsemista varten ohjaussignaalilla (SYNC) ohjaamalla, ja

20 - purkulohko (57) vastaanotettavan datasiignaalin (D) vastaanotettavalla kellosignaalilla (CLK) lopulliseksi datasiignaaliksi (DATA) ajoittamista ja datasiignaalien kanavointilaitteen (56) ohjaamista ohjaussignaalilla (SYNC) varten.

5. Patenttivaatimuksen 3 tai 4 mukainen sisäyksikkö, **tunnettu** siitä, että sisäyksikkö (31, 37) on matkaviestinliikenteen radiolinkin osa.

~~25~~ 6. ~~Ulkoyksikkö (33, 36) digitaalista tiedonsiirtoa ja digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vaihtamisen auttamista varten, tunnettu siitä, että ulkoyksikköön kuuluu siirrettävän kellosignaalin lähettävä lähetin sekä vastaavasti kellosignaalin vastaanottava vastaanotin ja vastaanotettuun kellosignaaliin tahdistuva vaihelukko sekä edelleen välineet (33A, 36A) tahdistuksen~~
30 tilan osoittavan signaalin antoon.

7. Patenttivaatimuksen 6 mukainen ulkoyksikkö, **tunnettu** siitä, että ulkoyksikkö on matkaviestinliikenteen radiolinkin osa.

8. Järjestely digitaalisen tiedonsiirron etenemisvarmennuksen rinnakkaisten kellosignaalien vastaanotettavan kellosignaalin vaihtamiseksi, johon järjestelyyn kuuluu ensimmäinen sisäyksikkö (31) lähetettävien kellosignaalien jakamista varten, antennit (34, 35, 40, 41) rinnakkaisten kellosignaalien lähettämistä ja vastaanottamista varten ja toinen sisäyksikkö (37) vastaanotettavien kellosignaalien valitsemista varten, **tunnettu** siitä, että siihen lisäksi kuuluu

10 - ensimmäinen vaihtolaite (32) ensimmäisessä sisäyksikössä (31) ja toinen vaihtolaite (38) toisessa sisäyksikössä (37) etenemisvarmennetun kellosignaalin vastaanottoa varten, ja

- ensimmäinen (33) ja toinen (36) ulkoyksikkö, jossa on siirrettävän kellosignaalin lähettävä lähetin sekä vastaavasti kellosignaalin vastaanottava vastaanotin ja vastaanotettuun kellosignaaliin tahdistuva vaihelukko.

15 9. Patenttivaatimuksen 8 mukainen järjestely, **tunnettu** siitä, että vaihtolaite (38) on toteutettu sovelluskohtaiseen integroituun piiriin ja siihen kuuluu

20 - kellosignaalien kanavointilaite (51) vastaanotettavien signaaliparien kellosignaalien (CLK1, CLK2) valintaa varten vastaanotettavaksi kellosignaaliksi (CLK) odottamalla sopivaa kellosignaalien vaihetta signaalien vaihtamista varten ja suorittamalla vaihto,

- ainakin kaksi tietokehyksen purkulohkoa (52, 53), joissa kellosignaaleista (CLK1, CLK2) ja datasiignaaleista (DATA1, DATA2) muodostetaan ohjaussignaalit ja kehyksistä puretut datasiignaalit (DATADF1, DATADF2),

25 - ainakin kaksi joustavan puskurin ja ohjauksen lohkoa (54, 55), joissa ohjaussignaaleilla ja puretuilla datasiignaaleilla (DATADF1, DATADF2) muodostetaan vastaanotettavalla kellosignaalilla (CLK) ajastetut datasiignaalit (D1, D2),

- datasiignaalien kanavointilaite (56) vastaanotettavan datasiignaalin (D) valitsemista varten ohjaussignaalilla (SYNC) ohjaamalla, ja

- purkulohko (57) vastaanotettavan datasihtaalin (D) vastaanotettavalla kelloshgnaalilla (CLK) lopulliseksi datasihtaaliksi (DATA) ajoittamista ja datasihtaalien kanavointilaitteen (56) ohjaamista ohjaussignaaliilla (SYNC) varten.

5 10. Patenttivaatimuksen 9 mukainen järjestely, tunnettu siitä, että ohjaussignaaleihin kuuluu synkronointi SYNC-, bittivirhe BE-, kehyksen kohdistuksen varoitus (FAA, Frame Alignment Alarm)- ja pseudokehyksen PF-signaalit.

11. Patenttivaatimuksen 9 mukainen järjestely, tunnettu siitä, että kelloshgnaalien kanavointilaitteeseen (51) kuuluu

10 - kelloshgnaalien saman tilan havaitseva lohko (61), joka antaa aktiivin signaalin, kun molemmat kelloshgnaalit CLK1, CLK2 ovat samassa tilassa,

- D-kiikkupiirit (62, 63, 64), jotka muodostavat vaiheen siirtymään reagoivan kytkennän,

15 - kelloshgnaalien eri tilan havaitseva lohko (65), johon johdetaan vaiheensiirtymään reagoivan kytkennän annot ja jonka lohkon (65) anto nostetaan tämän kytkennän ansiosta arvoon yksi toisen kelloshgnaalin CLK2 yhden vaiheen ajan kuluttua hetkestä, jolloin kelloshgnaalien CLK1, CLK2 välisen vaihe-eron polariteetti on vaihtunut,

- viivepiiri (66) kelloshgnaalien eri tilan havaitsevan lohkon (65) antosihtaalin viivästämiseksi,

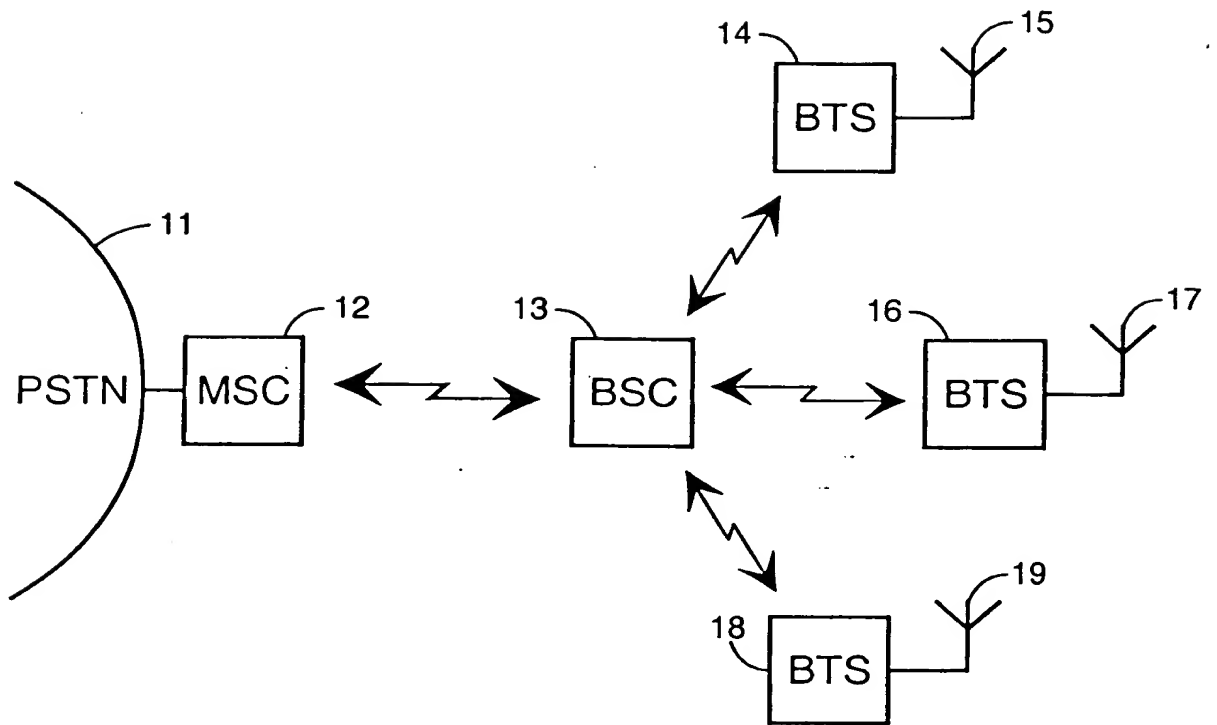
20 - kelloshgnaalin vaihdon kriteerit tarkastava lohko (67) vaihdon pyynnön ohjaussignaalin, kelloshgnaalien saman tilan havaitsevan lohkon (61) antosihtaalin ja viivepiirin (66) antosihtaalin tilan tarkastamista varten, ja

- kanavointilaite (68) kelloshgnaalien vaihtoa varten kriteerit tarkastavan lohkon (67) ohjaamana, jolloin kelloshgnaalien vaihe-ero on lähes olematon.

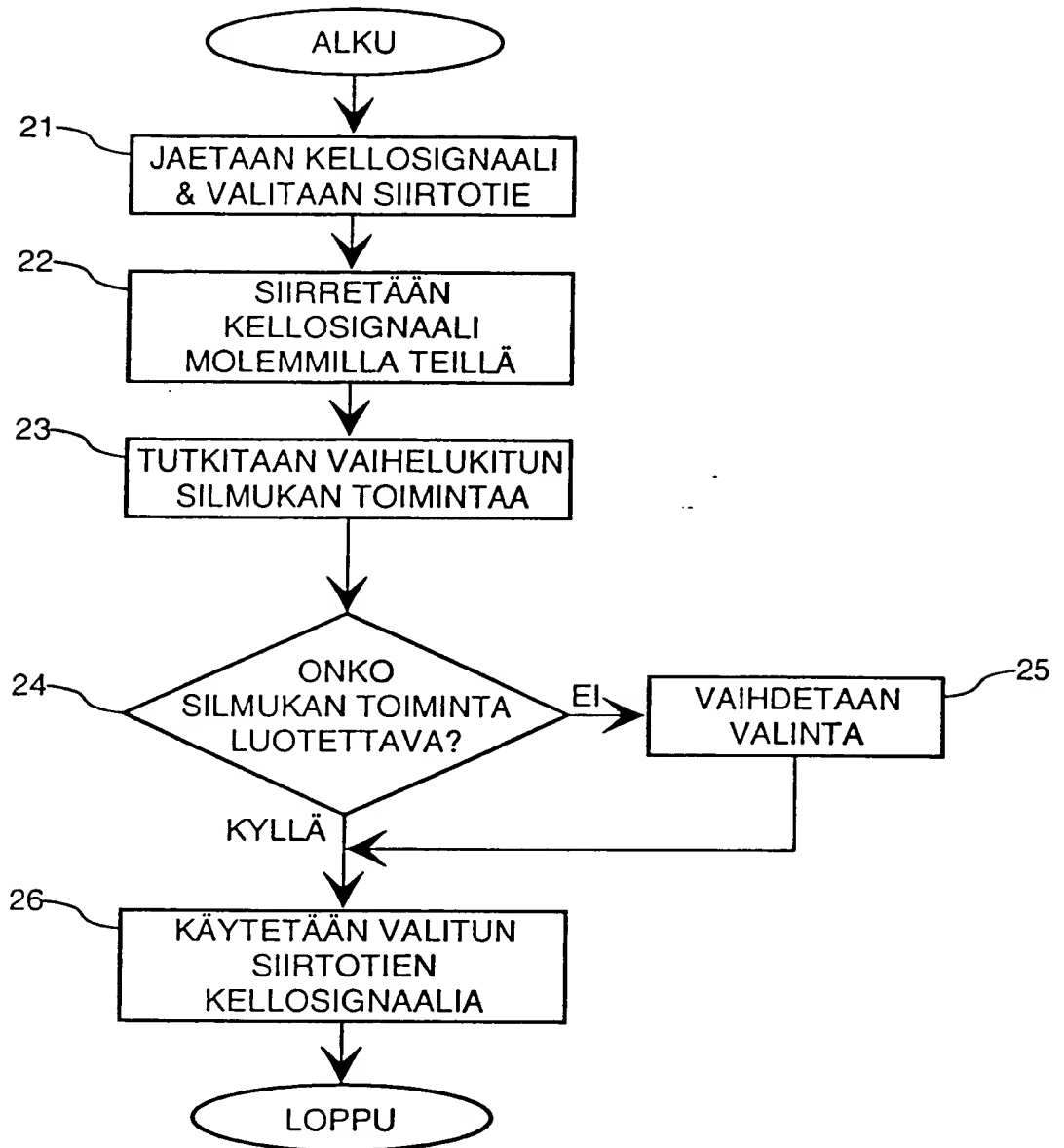
(57) Tiivistelmä

Uusi varmennetun tiedonsiirtolinkin rinnakkaisten siirtoyhteyksien kellosignaalien vaihtojärjestely. Keksinnön mukaisella tavalla vastaanotettava siirtotie vaihdetaan ennen vaihelukituksen menetystä ja linkin tiedonvälitys säilyy virheettömänä, mikäli edes toinen siirtoteistä välittää kellosignaalin riittävän virheettömänä, vaikka toisessa aiheutuu virheitä. Tämä toteutetaan lähettämällä siirtoteille yhteisen sisäyksikön (IU, Indoor Unit) jälkeisillä rinnakkaisilla ulkoyksiköillä (OU, Outdoor Unit) kellosignaali, vastaanottamalla se vastaavilla toisilla ulkoyksiköillä, joissa lukitaan vaihelukituilla silmukoilla signaaliin ja annetaan toiselle sisäyksikölle tietoa vaiheen lukituksen tilasta, sekä valitsemalla vastaanottavassa sisäyksikössä ulkoyksiköstä annetun tilatiedon perusteella virheettömämpi siirtotie, mikäli käytettävällä yhteydellä aiheutuu virheitä. Tässä virheeksi katsotaan myös kellosignaalin häipymä, joka aiheuttaa irttamista vaihelukituksesta.

Kuvio 3

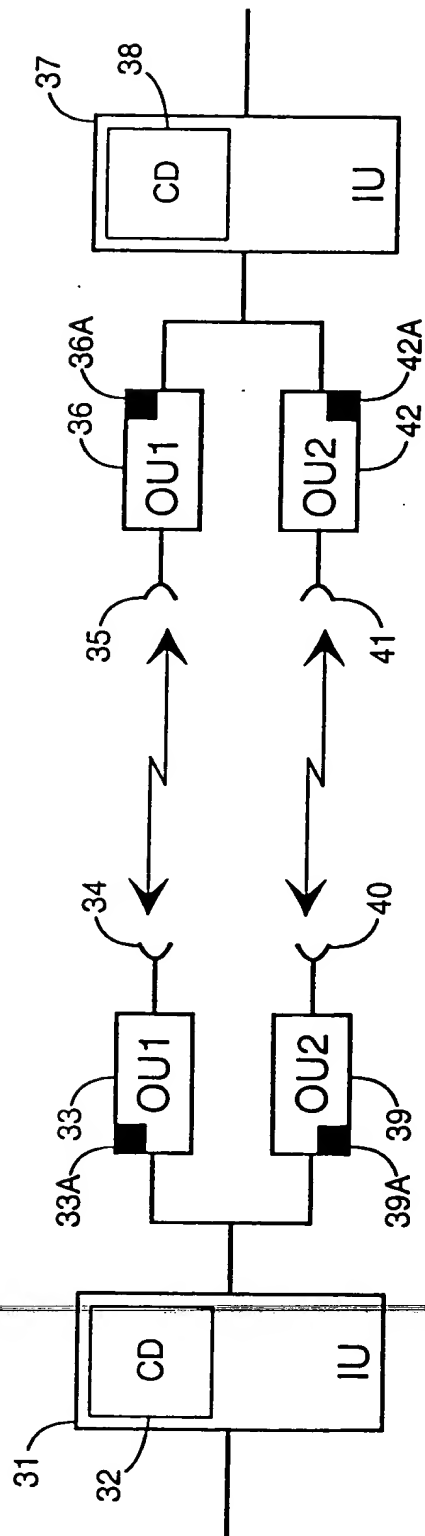


KUVIO 1



KUVIO 2

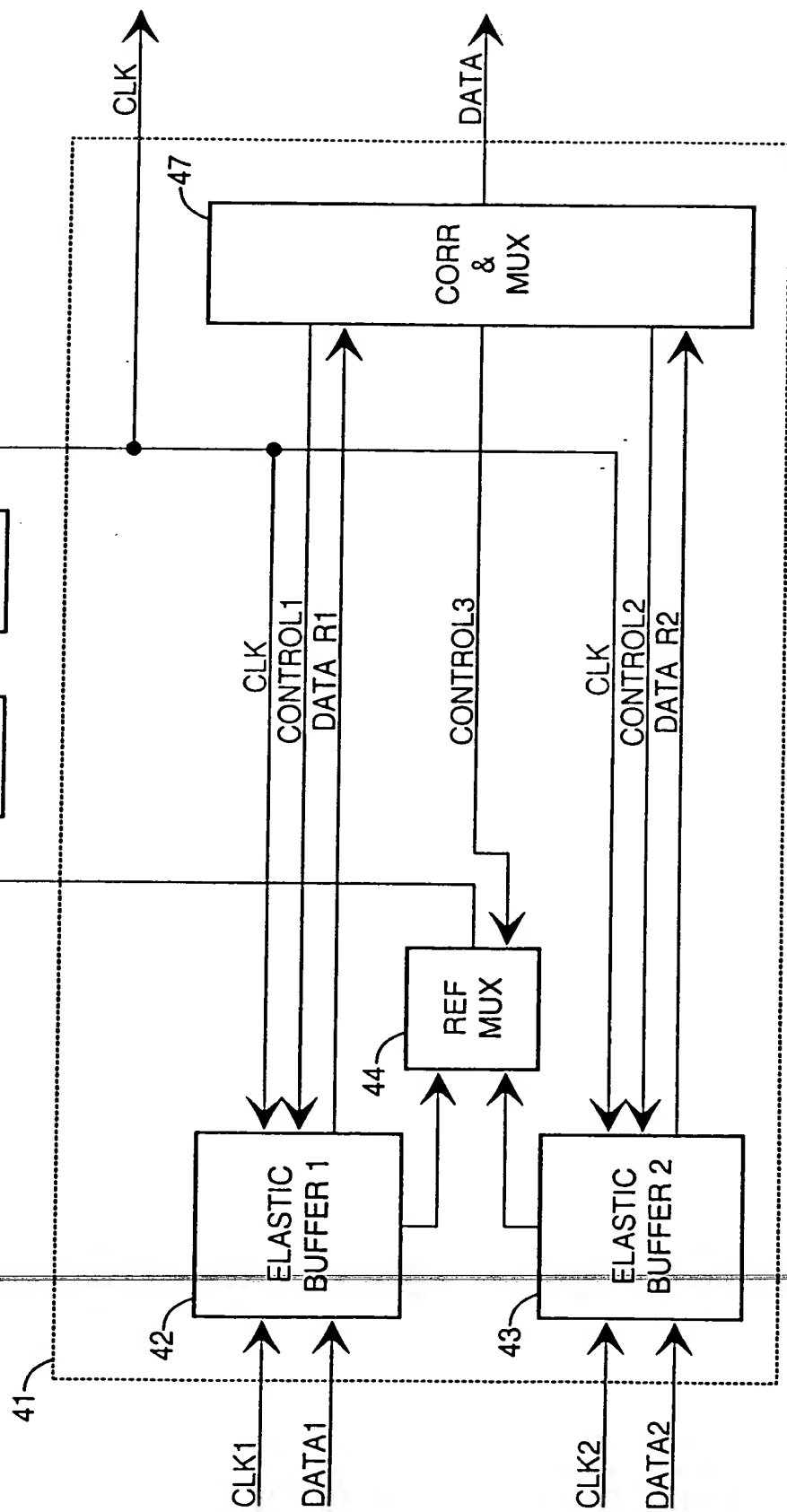
01000000 00000000



KUVIO 3

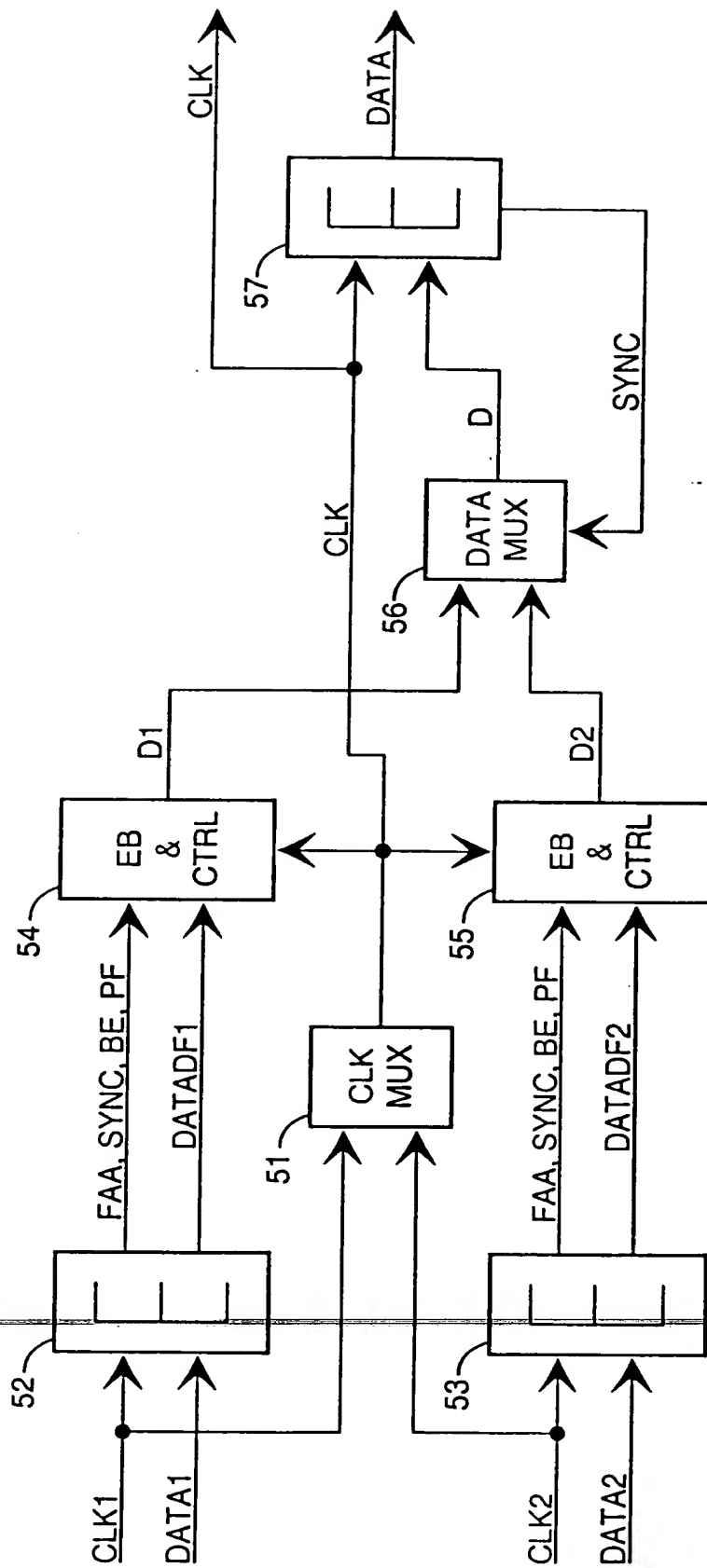
010499 330000

PRIOR ART



KUVIO 4

010499 300708

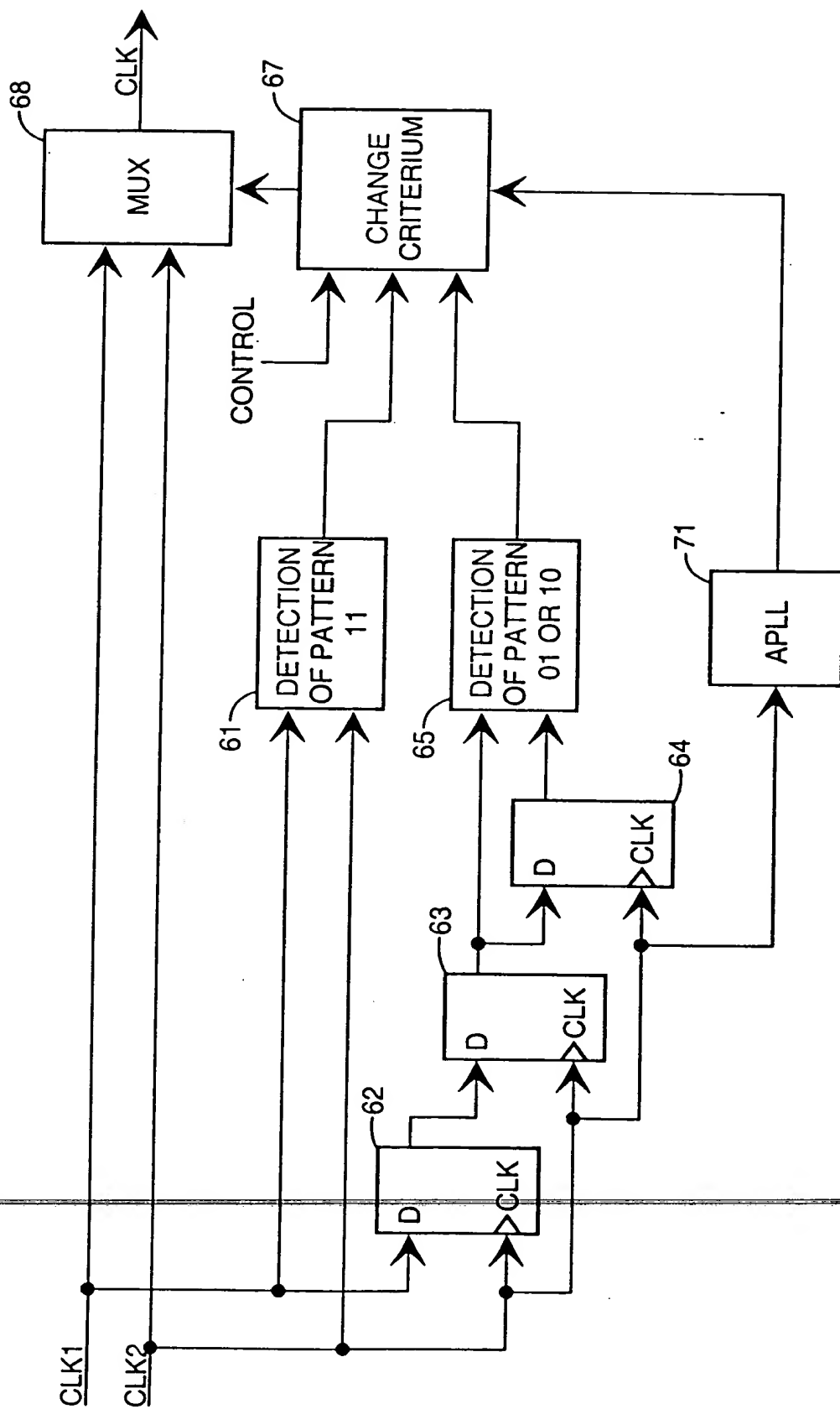


KUVIO 5

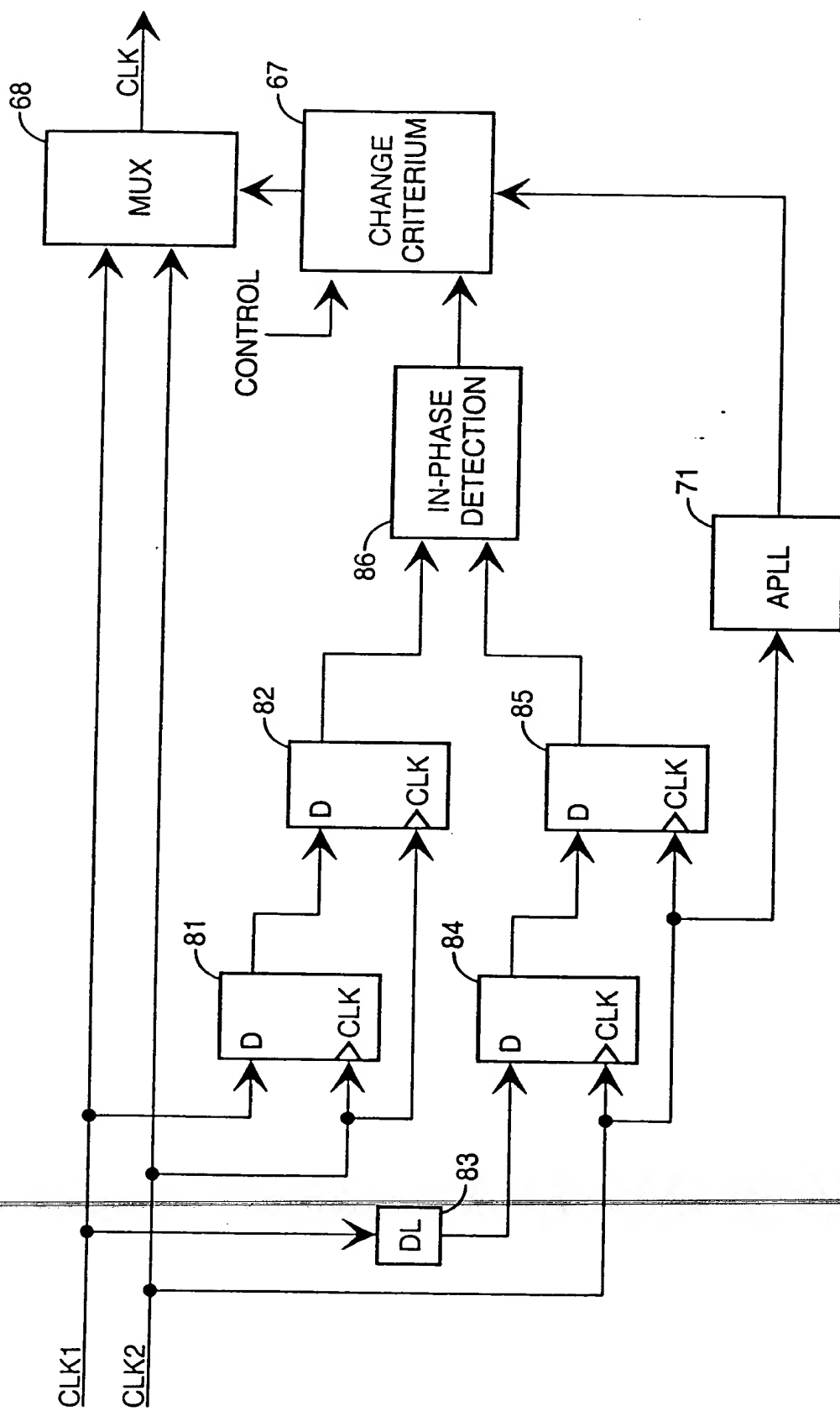
The diagram illustrates a digital circuit for pattern detection and change criterion evaluation. It features two primary clock inputs, CLK1 and CLK2, which are distributed to various components. CLK1 is connected to the clock inputs of three D-type flip-flops (62, 63, and 64) and the clock input of a multiplexer (MUX). CLK2 is connected to the clock inputs of the same three D-type flip-flops and the clock input of a multiplexer (MUX). The circuit includes two pattern detection blocks: 'DETECTION OF PATTERN 11' (61) and 'DETECTION OF PATTERN 01 OR 10' (65). Both blocks receive inputs from CLK1 and CLK2. The output of block 61 is connected to the 'CONTROL' input of a 'CHANGE CRITERIUM' block (67). The output of block 65 is connected to the 'CONTROL' input of a 'DL' (Delay) block (66). The output of block 66 is connected to the 'CHANGE CRITERIUM' block (67). The 'CHANGE CRITERIUM' block (67) also receives inputs from CLK1 and CLK2. The output of the 'CHANGE CRITERIUM' block (67) is connected to the 'MUX' block. The 'MUX' block also receives inputs from CLK1 and CLK2. The output of the 'MUX' block is connected to the 'CLK' input of the 'CHANGE CRITERIUM' block (67). The circuit also includes three D-type flip-flops (62, 63, and 64) which are connected to the 'CLK' input of the 'CHANGE CRITERIUM' block (67). The output of the 'MUX' block is connected to the 'CLK' input of the 'CHANGE CRITERIUM' block (67).

KUVIO 6

010499 33000



KUVIO 7



KUVIO 8